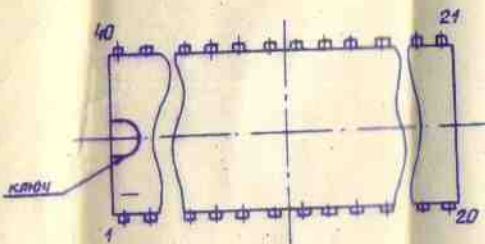


Микросхема  
КР1801ПМ2

ЭТИКЕТКА

Микросхема интегральная КР1801ПМ2  
Микропроцессор

Схема расположения выводов



Обозначения выводов показаны условно

Таблица назначения выводов

Контакт	Цепь
1	Общий вывод 1, 0V
2	Вход (выход) седьмого разряда адреса-данных системной магистрали, $\overline{AD7}$
3	Вход (выход) шестого разряда адреса-данных системной магистрали, $\overline{AD6}$
4	Вход (выход) пятого разряда адреса-данных системной магистрали, $\overline{AD5}$
5	Вход (выход) четвертого разряда адреса-данных системной магистрали, $\overline{AD4}$
6	Вход (выход) третьего разряда адреса-данных системной магистрали, $\overline{AD3}$
7	Вход (выход) второго разряда адреса-данных системной магистрали, $\overline{AD2}$
8	Вход (выход) первого разряда адреса-данных системной магистрали, $\overline{AD1}$
9	Вход (выход) нулевого разряда адреса-данных системной магистрали, $\overline{AD0}$
10	Выход резервной, $\overline{SP1}$
11	Вход резервной, $\overline{SP2}$
12	Вход сигнала "запрос" на прямой доступ к памяти", $\overline{DMR}$
13	Вход сигнала "Подтверждения разрешения прямого доступа к памяти" $\overline{SACK}$
14	Вход сигнала "Разрешение на прямой доступ к памяти", $\overline{DMGO}$
15	Вход тактового импульса, $\overline{CLCK}$
16	Вход тактового импульса, $\overline{CLCI}$
17	Вход сигнала "Свет внешнего устройства", $\overline{RPLV}$
18	Вход сигнала "Выход данных", $\overline{DOUT}$
19	Вход сигнала "Разрешение внешнего-байт", $\overline{WTBT}$
20	Общий вывод 2, 0V

Продолжение

Контакт	Цепь
21	Выход сигнала "Синхронизация обмена", $\overline{SYNC}$
22	Выход сигнала "Ввод данных", $\overline{DI}$
23	Вход сигнала "Адрес принят", $\overline{RA}$
24	Выход сигнала "Разрешение прерывания", $\overline{IRNG}$
25	Вход сигнала "Авария сетевого питания", $\overline{ACLD}$
26	Вход сигнала "Авария источника питания", $\overline{DCLD}$
27	Выход сигнала "Установка внешнего устройства", $\overline{INVT}$
28	Вход сигнала "Запрос на векторное прерывание", $\overline{VTRQ}$
29	Вход сигнала "Переход в пульсирование", $\overline{HALT}$
30	Вход сигнала "Прерывание от таймера", $\overline{EVNT}$
31	Выход сигнала "Обращение к системной памяти-чтение" порта", $\overline{SEL}$
32	Вход (выход) двенадцатого разряда адреса-данных системной магистрали, $\overline{AD12}$
33	Вход (выход) тринадцатого разряда адреса-данных системной магистрали, $\overline{AD13}$
34	Вход (выход) четырнадцатого разряда адреса-данных системной магистрали, $\overline{AD14}$
35	Вход (выход) пятнадцатого разряда адреса-данных системной магистрали, $\overline{AD15}$
36	Вход (выход) шестнадцатого разряда адреса-данных системной магистрали, $\overline{AD16}$
37	Вход (выход) семнадцатого разряда адреса-данных системной магистрали, $\overline{AD17}$
38	Вход (выход) восемнадцатого разряда адреса-данных системной магистрали, $\overline{AD18}$
39	Вход (выход) девятнадцатого разряда адреса-данных системной магистрали, $\overline{AD19}$
40	Выход питания от источника напряжения, $\overline{V}$

Основные электрические параметры

Наименование параметра, единица измерения	Буквенное обозначе- ние	Норма		Темпера- тура, °C
		не менее	не более	
Выходное напряжение низкого уровня, В	$U_{0L}$		0,6	$25 \pm 10$
			0,65	-10 70
Выходное напряжение высокого уровня, В	$U_{0H}$	2,4		$25 \pm 10$
		2,35		-10 70
Ток потребления, мА	$I_{00}$		325	$25 \pm 10$ 70
			350	-10
Ток утечки на входе, мкА	$I_{L1}$		I	$25 \pm 10$
			10	-10 70
Ток утечки на выходе, мкА	$I_{L0}$		10	$25 \pm 10$
			50	-10 70
Максимальная тактовая частота, МГц КР1801ВМ2А КР1801ВМ2Б	$f_c \text{ max}$		10	$25 \pm 10$
			8	-10 70

При проверке микросхем допускается: группу А не маркировать,  
группу Б маркировать " а ".

Внесение обозначения группы микросхем на лямбда свободном месте  
поля маркировки.

Содержание драгоценных металлов в 1000 шт. микросхем:

золото 20,3942 г.

Цветных металлов не содержится.

Сведения о приписке

Микросхема КР1801ВМ2 соответствует техническим условиям

ОК.348.570-05 ТУ

Место для  
штампа ОТК

Место для штампа "Перепроверка произведена \_\_\_\_\_"

Место для  
штампа ОТК